

サイプレスはインフィニオン テクノロジーズになりました

この表紙に続く文書には「サイプレス」と表記されていますが、これは同社が最初にこの製品を開発したからです。新規および既存のお客様いずれに対しても、引き続きインフィニオンがラインアップの一部として当該製品をご提供いたします。

文書の内容の継続性

下記製品がインフィニオンの製品ラインアップの一部として提供されたとしても、それを理由としてこの文書に変更が加わることはありません。今後も適宜改訂は行いますが、変更があった場合は文書の履歴ページでお知らせします。

注文時の部品番号の継続性

インフィニオンは既存の部品番号を引き続きサポートします。ご注文の際は、データシート記載の注文部品番号をこれまで通りご利用下さい。

PSoC[®] Creator[™] のクイック スタート ガイド



インストール

www.cypress.com/psoccreator から PSoC Creator をダウンロードするか、またはキット CD からインストールします。

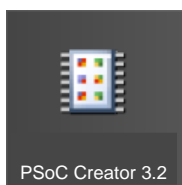
支援が必要な場合は、Cypress サポートの 1-800-541-4736 へ電話して 8 を選択してください。

機能、システム要件、およびインストール ノートについては、www.cypress.com/go/creator/releasesnotes で利用可能なリリース ノートをご参照ください。

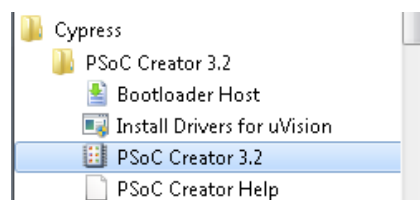
起動

PSoC Creator 3.2 のアイコンをクリックしてツールを起動します。

Windows 8

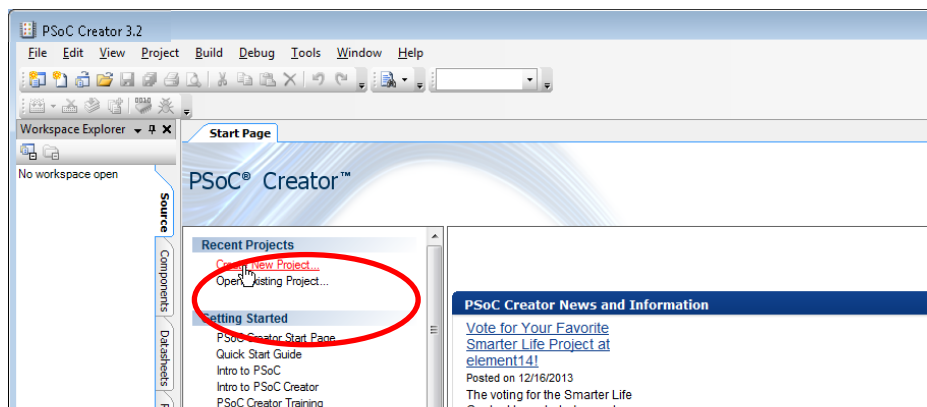


Windows 7 または、それ以前



プロジェクトの新規作成

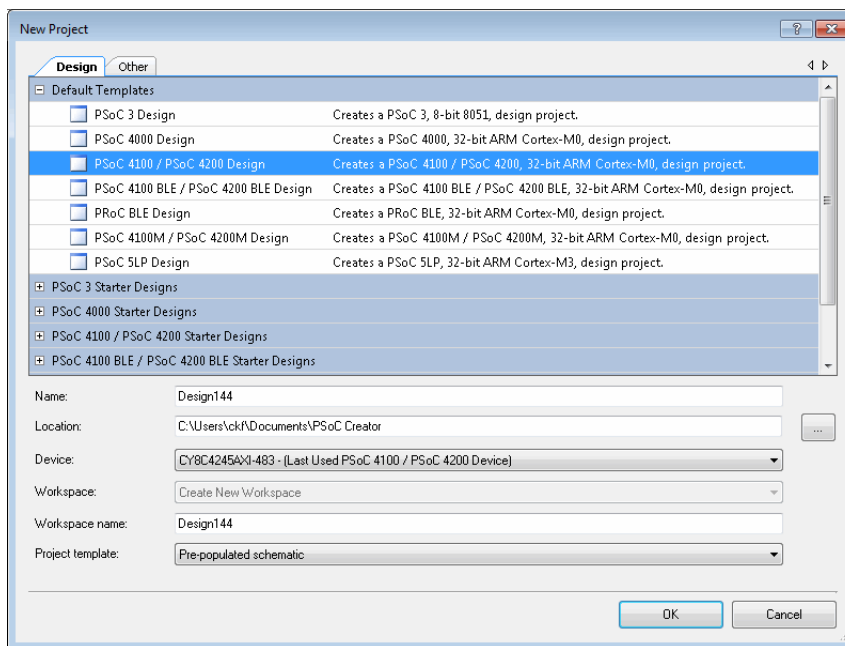
スタート ページ内の **Create New Project** (プロジェクトを新規作成) をクリックして、New Project ダイアログを開きます。



注: スタート ページにある **Find Example Projects** (サンプル プロジェクトを検索) リンク、またはファイルメニューから入手できるサンプル プロジェクトもあります。

デザイン テンプレートの選択

1 つのデバイス テンプレートを選択して、プロジェクトの **Name** にプロジェクト名、**Location** にプロジェクトの保存場所を入力します。有効な文字のみを使用してください。

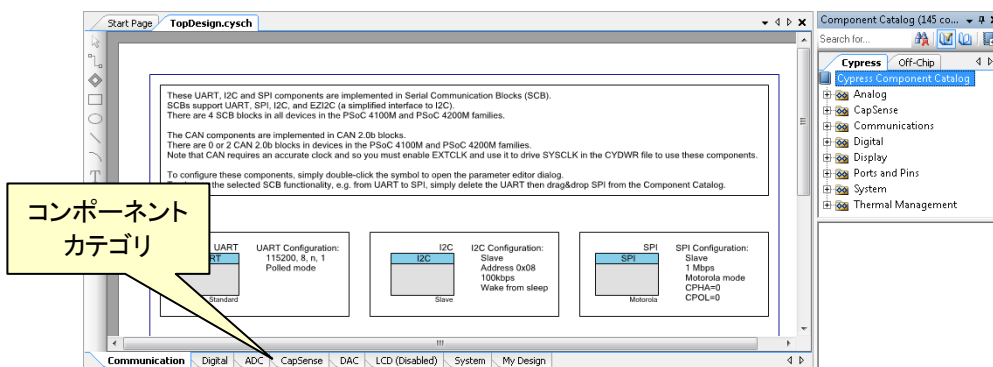


該当する場合は、キットと共に提供される同じデバイスを選択してください。

各デバイス ファミリは **Default Templates** (デフォルト テンプレート) があります。選択されたファミリに応じて事前コンフィギュレーション済みのコンポーネントを使用して新しいプロジェクトを作成する **Starter Designs** もあります。

PSoC 4: デザインの更新

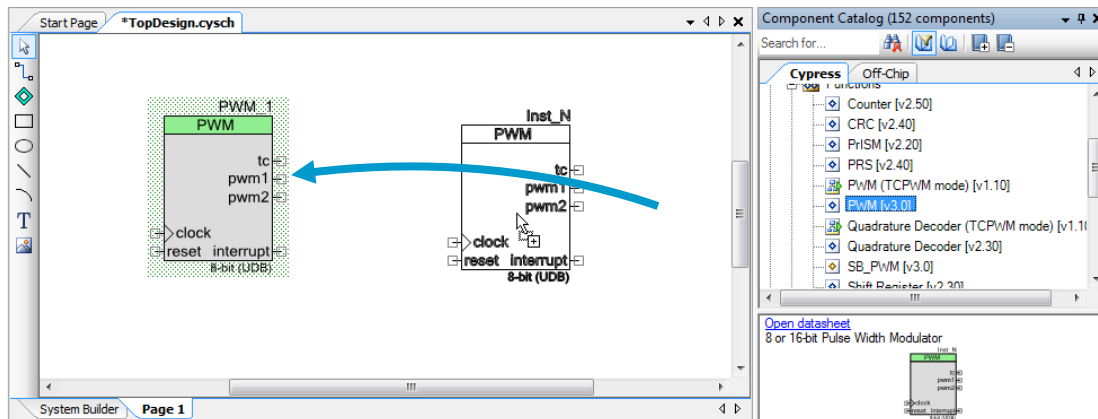
PSoC 4 テンプレートの場合、回路図にはデザインに使用される事前コンフィギュレーション済みのコンポーネントが含まれています。コンポーネントは、schematics (回路図) タブで独立したカテゴリにグループ化します。デザインをカスタマイズするための「My Design」タブがあります。コンポーネントを個別に無効にするか、または回路図タブを完全に無効にすることができます。



注: 現リリースの場合、これらのテンプレートは、PSoC 4100M/PSoC 4200M および PSoC 4100 BLE/PSoC 4200 BLE デバイスのみに適用します。PRoC BLE デバイスでは、すべてのテンプレートは 1 つのみの回路図タブにあります。

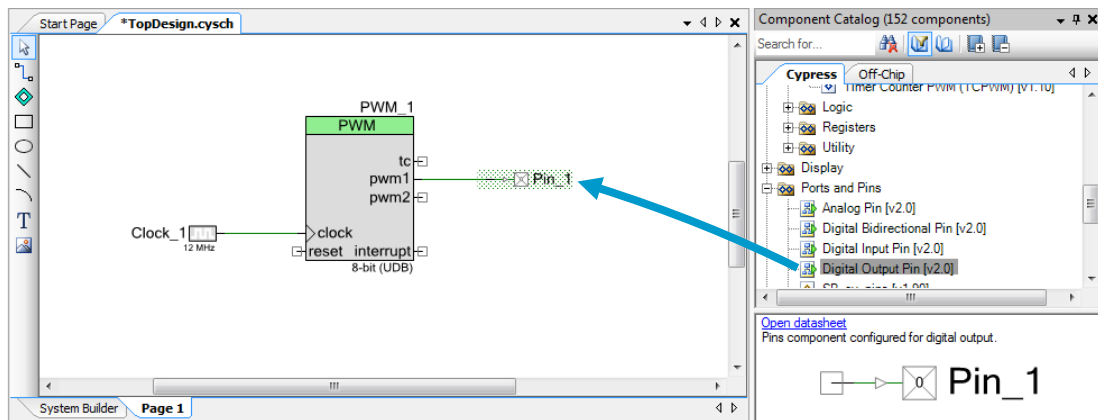
PSoC 3/PSoC 5LP: コンポーネントの追加


現在、PSoC 3 および PSoC 5LP の **Default Templates** (デフォルト テンプレート) はデフォルトでは何のコンポーネントもありません。コンポーネントをコンポーネント カタログからデザイン キャンバスにドラッグします。



PSoC 3/PSoC 5LP: 機能の追加

ピン、クロック、および他のコンポーネントを追加してデザインを完成させます。

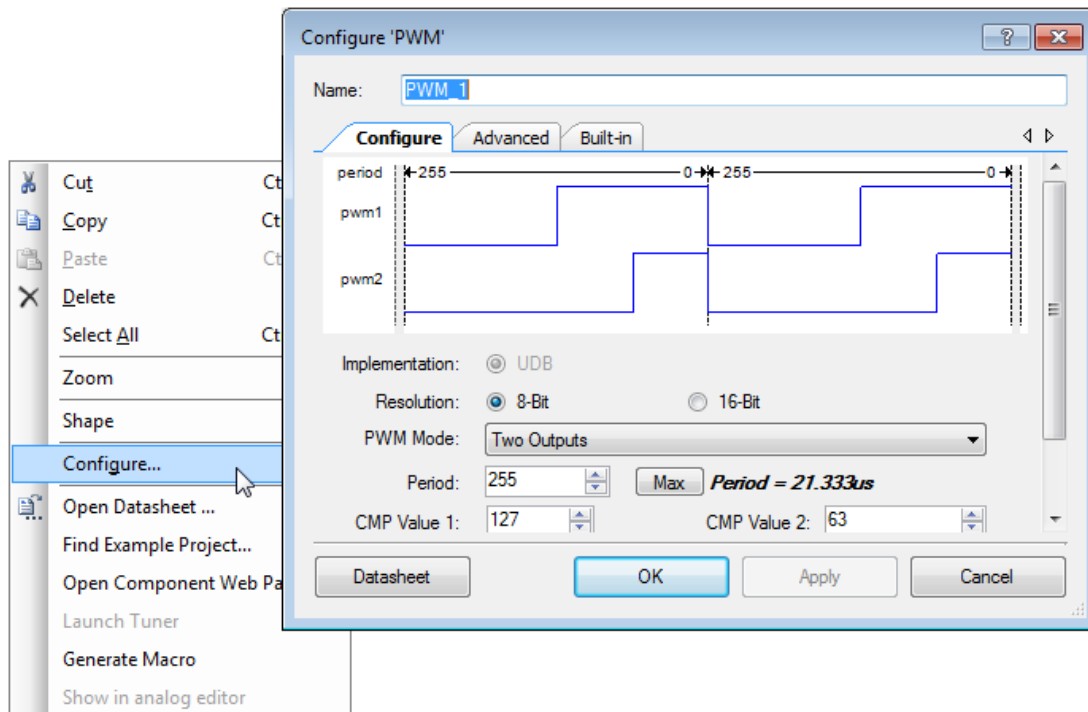


配線ツールを使って複数のコンポーネントを接続します。  ダブルクリックすると、[Esc]キーを押すまでこのツールを繰り返して使用することができます。

詳細は、コンポーネント カタログ内のコンポーネントを右クリックして開くことができる様々なサンプルプロジェクトをご参照ください。

すべてのデザイン: コンポーネントのコンフィギュレーション

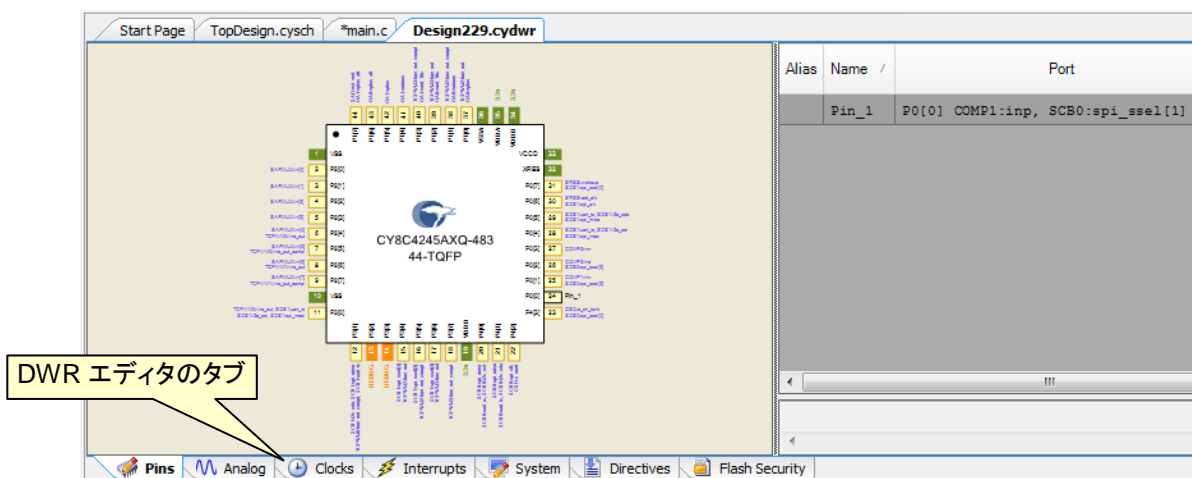
色々なコンポーネントのパラメーターをコンフィギュレーションし、必要に応じて動作を変更します。




詳細は、コンフィギュレーション ダイアログ、コンポーネント カタログ、または Workspace Explore 内の **Datasheets** (データシート) タブから利用可能な、各コンポーネントのデータシートを参照してください。

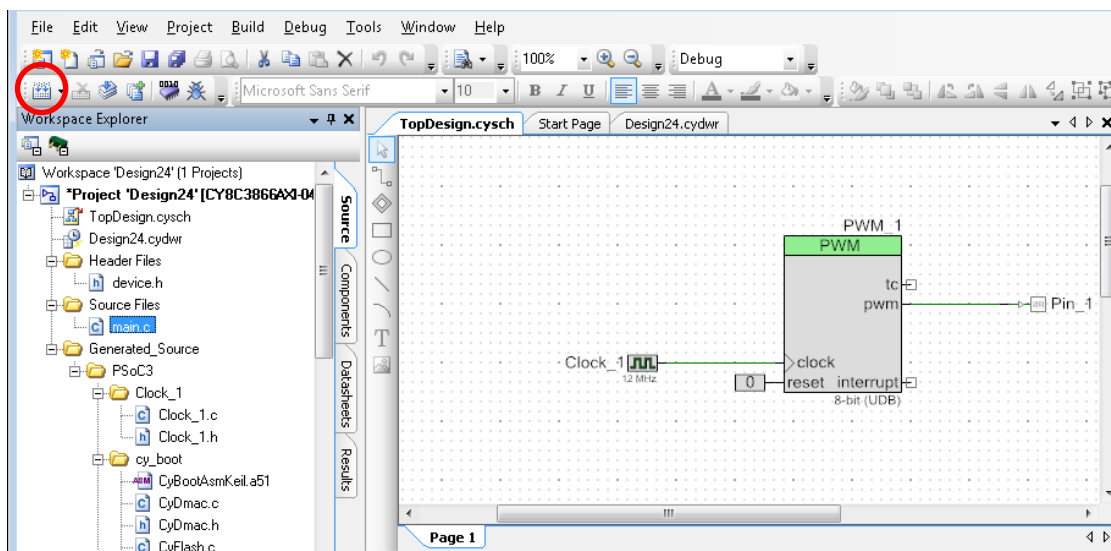
すべてのデザイン: デザインワイド リソース (DWR) のコンフィギュレーション

<projectname>.cydwr ファイルを開き、ピン、クロック、割り込み、DMA などのデザインワイド リソース (DWR)を設定します。



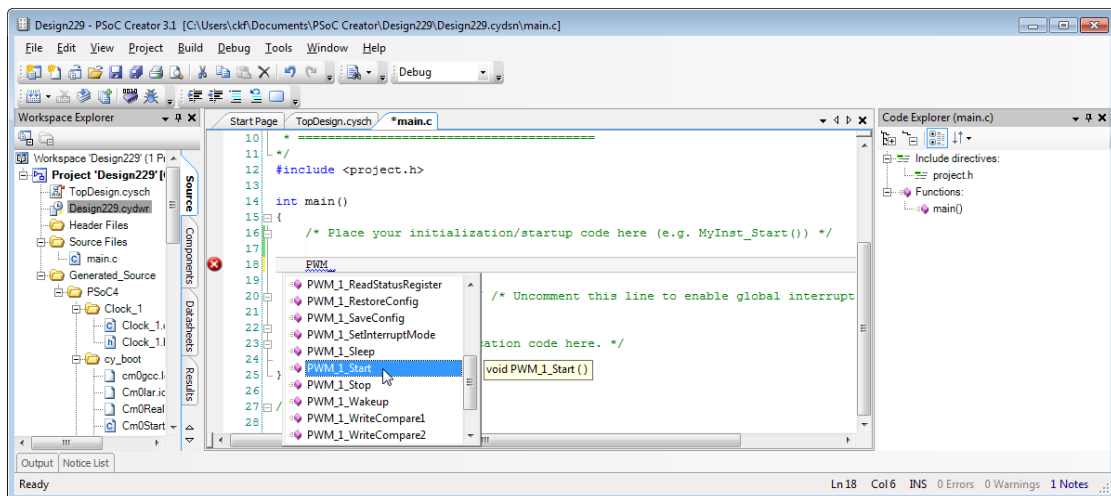
すべてのデザイン: デザインのビルド

デザインが完成したら **Build**  コマンドを使ってソースコードを生成します。




これらのファイルについての詳細は、**Documentation** の下の **Help** メニューにある *System Reference Guide* を参照してください。

すべてのデザイン: PSoC Creator でコードを追加



PSoC Creator 内で、*main.c* ファイルを開いて、ユーザーのアプリケーションに必要なコードを挿入します。必要に応じて、各種 PSoC サンプルプロジェクトからコードをコピーすることができます。

すべてのデザイン: デバイスのプログラム

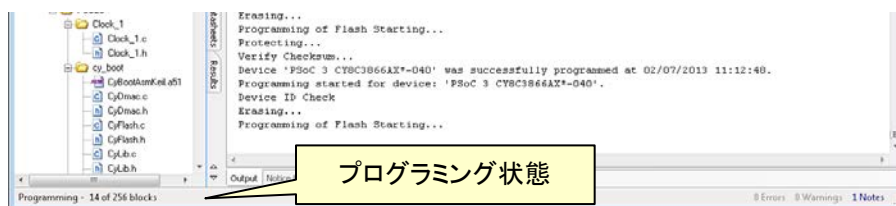
使用しているコンピューターに開発キットを接続し、**Program**  をクリックします。

Cypress ウェブページからキットを購入できます: [://www.cypress.com/go/store](http://www.cypress.com/go/store)。

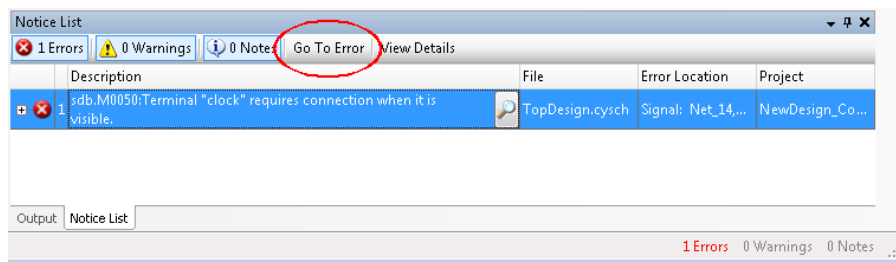
作成したデザインは問題がない場合、PSoC Creator はデザインをビルドして、



... デバイスをプログラムします。



エラーが発生した場合、「Notice List」(警告リスト) ウィンドウを表示して「Go To Error」(エラーへ) をクリックして問題を解決します。



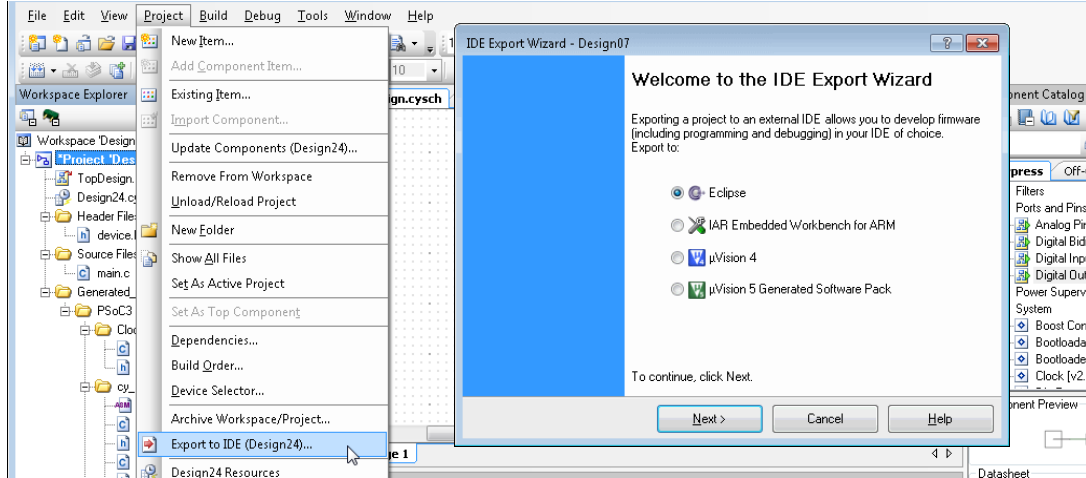
次のステップ

ここではデザインを作成しました。次は、いくつかのサンプル プロジェクトを開き、デザインを拡張する様々な方法を経験してみてください。PSoC Creator Help は、スタートページからも利用可能ですし、[F1]を押しても利用することができます。また、**Help** メニューか **Start** メニューにある Document Manager を使って、多数の文書を開いたり、メニューを起動することもできます。詳細については、以下のファイルも参照してください。

- PSoC 3: AN54181: www.cypress.com/go/PSoC3GettingStarted
- PSoC 4: AN79953: www.cypress.com/go/PSoC4GettingStarted
- PSoC 4 BLE: AN91267: www.cypress.com/go/AN91267
- PSoC 5LP: AN77759: www.cypress.com/go/PSoC5GettingStarted
- PRoC BLE: AN94020: www.cypress.com/go/AN94020
- PSoC Creator Training: www.cypress.com/go/creatorstart/creatortraining

オプション: 外部 IDE にエクスポート

PSoC Creator 内でのデザインのビルドに成功した後、好みに応じて、デザインを外部 IDE にエクスポートして、コーディング、デバッグ、およびファームウェアのテストができます。**Project** メニューから **Export to IDE** を選択し、IDE Export Wizard を開きます。



詳細については、ヘルプトピック「Exporting a Design to a 3rd Party IDE」を参照してください。

© Cypress Semiconductor Corporation, 2010-2015. 本文書に記載される情報は、予告なく変更される場合があります。Cypress Semiconductor Corporation (サイプレス セミコンダクタ社) は、サイプレス製品に組み込まれた回路以外のいかなる回路を使用することに対して一切の責任を負いません。サイプレス セミコンダクタ社は、特許またはその他の権利に基づくライセンスを譲渡することも、または含意することはありません。サイプレス製品は、サイプレスとの書面による合意に基づくものでない限り、医療、生命維持、救命、重要な管理、または安全の用途のために使用することを保証するものではなく、また使用することを意図したものでもありません。さらにサイプレスは、誤作動や故障によって使用者に重大な傷害をもたらすことが合理的に予想される生命維持システムの重要なコンポーネントとしてサイプレス製品を使用することを許可していません。生命維持システムの用途にサイプレス製品を供することは、製造者がそのような使用におけるあらゆるリスクを負うことを意味し、その結果サイプレスはあらゆる責任を免除されることを意味します。

PSoC®は、サイプレス セミコンダクタ社の登録商標であり、PSoC Creator™および Programmable System-on-Chip™は、サイプレス セミコンダクタ社の商標です。本書で言及するその他全ての商標または登録商標は、各社の所有物です。

全てのソースコード (ソフトウェアおよび/またはファームウェア)はサイプレス セミコンダクタ社 (以下「サイプレス」)が所有し、全世界の特許権保護 (米国およびその他の国)、米国の著作権法ならびに国際協定の条項により保護され、かつそれらに従います。サイプレスが本書面によりライセンスに付与するライセンスは、個人的、非独占的かつ譲渡不能のライセンスであり、適用される契約で指定されたサイプレスの集積回路と併用されるライセンシーの製品のみをサポートするカスタム ソフトウェアおよび/またはカスタム ファームウェアを作成する目的に限って、サイプレスのソース コードの派生著作物をコピー、使用、変更して作成するためのライセンス、ならびにサイプレスのソース コードおよび派生著作物をコンパイルするためのライセンスです。上記で指定された場合を除き、サイプレスの書面による明示的な許可なくして本ソースコードを複製、変更、変換、コンパイル、または表示することはすべて禁止します。

免責条項: サイプレスは、明示的または黙示的を問わず、本資料に関するいかなる種類の保証も行いません。これには、商品性または特定目的への適合性の黙示的な保証が含まれますが、これに限定されません。サイプレスは、本文書に記載される資料に対して今後予告なく変更を加える権利を留保します。サイプレスは、本文書に記載されるいかなる製品または回路を適用または使用したことによって生ずるいかなる責任も負いません。サイプレスは、誤作動や故障によって使用者に重大な傷害をもたらすことが合理的に予想される生命維持システムの重要なコンポーネントとしてサイプレス製品を使用することを許可していません。生命維持システムの用途にサイプレス製品を供することは、製造者がそのような使用におけるあらゆるリスクを負うことを意味し、その結果サイプレスはあらゆる責任を免除されることを意味します。

ソフトウェアの使用は、適用されるサイプレス ソフトウェア ライセンス契約によって制限され、かつ制約される場合があります。